



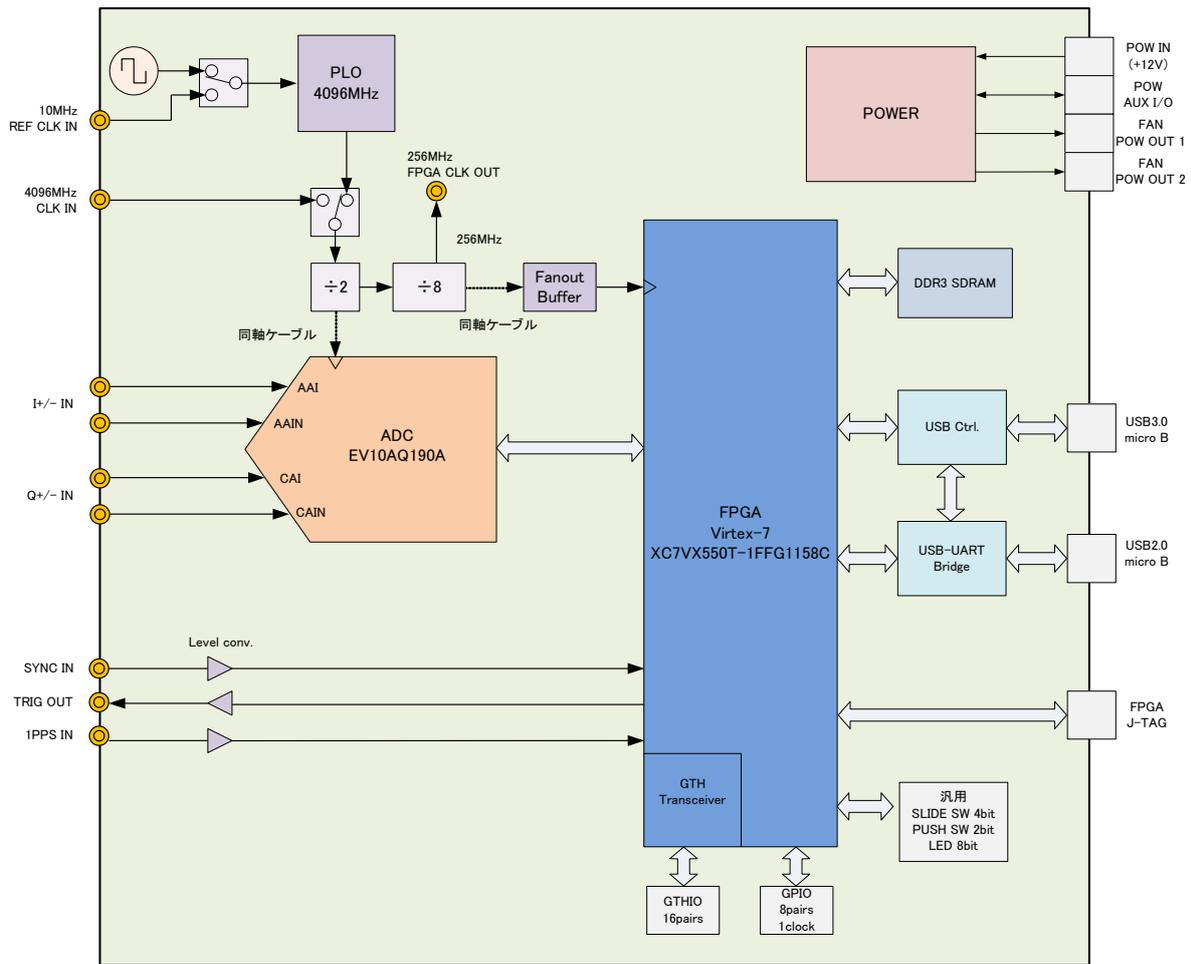
■特徴

内部クロックに高純度 PLO を採用し、4.096Gps の高速 ADC を高精度に実現。
FPGA は大容量 55 万ロジックセルの XILINX 社 Virtex-7, 550T を搭載。
DDR3 メモリを搭載, FPGA 内部デザイン書き換えによって様々な信号処理に対応可能。
PC へのデータ送信に最大転送速度 5Gbps の USB3.0 SuperSpeed を採用。
リファレンスクロック(10MHz)を外部入力可能。

■主要諸元

サンプリングレート	4.096GHz (1ch 入力) 2.048GHz (2ch 入力)
ADC 出力分解能	10bit
入力仕様	AC 結合, 500mVp-p, 差動入力
PLO 位相雑音	-100dBc/Hz@1kHz -108dBc/Hz@10kHz
基準パルス	1PPS IN (TTL, 50Ω)
トリガ・シンク	SYNC IN, TRIG OUT (TTL, 50Ω)
データ出力	USB3.0 microB
電源	DC12V
基板サイズ	233mm x 200mm

■ ブロック図



■ インターフェイス詳細抜粋

REF CLK IN, CLK IN,	MMCX, 50Ω, 2dBm(typ)
FPGA CLK OUT	MMCX, 50Ω, 2.3dBm(typ)
SYNC IN, TRIG OUT, 1PPS IN	MMCX, 50Ω, TTL Compatible
GPIO	MICTOR コネクタ, LVDS or 1.8V LVCMOS
GTHIO	MICTOR コネクタ, GTH Transceiver (RX8 ペア, TX8 ペア)
POWER IN	5.5mmΦ 2.1mm PLUG 適合スイッチ付きジャック, DC12V
POWER AUX IN/OUT	VH コネクタ 4pin ストレート, POWER IN と共通の為, 電源入力もしくは外部フロントエンド回路用電源として使用
FAN POWER OUT1	PA 2pin ストレート, FAN 用電源 12V,
FAN POWER OUT2	PA 2pin ストレート, FAN 用電源 5V,

コスモリサーチ株式会社

〒331-0812 さいたま市北区宮原町 3-148-5
 TEL:048-653-8101 FAX:048-651-8780
<http://www.cosmoresearch.co.jp>

販売代理店